

MixNet

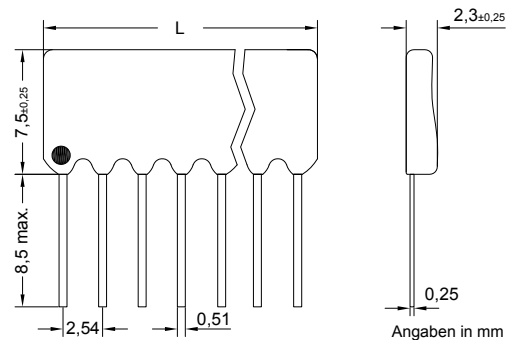
- 3 - 16 Pin SIP Netzwerk
- extrem breiter Widerstandsbereich
- kundenspezifische Lösungen
- andersartige Bauelemente möglich

MixPac

- 4 - 16 Pin SIP Arrays
- platzsparende Widerstandsanordnung
- bis zu 8 separater Einzelwiderstände
- höhere Leistung, bis zu 0,25 Watt

Mechanische Daten	
Widerstandsmaterial	NiCr/ RuO ₂
Trägermaterial	Al ₂ O ₃
Ummantelung	Epoxy - gekapselt
Anschlüsse	Kupfer
Anschlussoberfläche	Zinn (SN60)
Lagertemperatur	-20°C bis +125°C

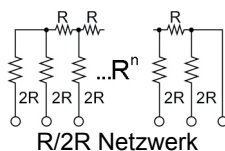
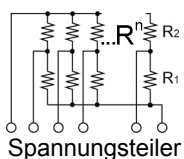
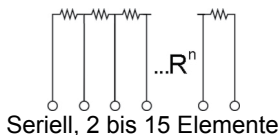
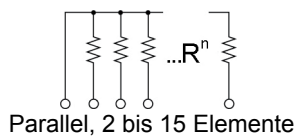
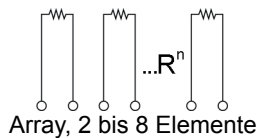
Angaben in mm



Angaben in mm

Anzahl der Anschlüsse	3	4	5	6	7	8	9	10	11	12	13	14	15	16
Gesamtlänge L in mm (±0,5)	7,6	10,2	12,7	15,0	17,7	20,3	22,8	25,4	27,9	30,4	33,0	35,5	38,1	40,6

Standardschaltungen

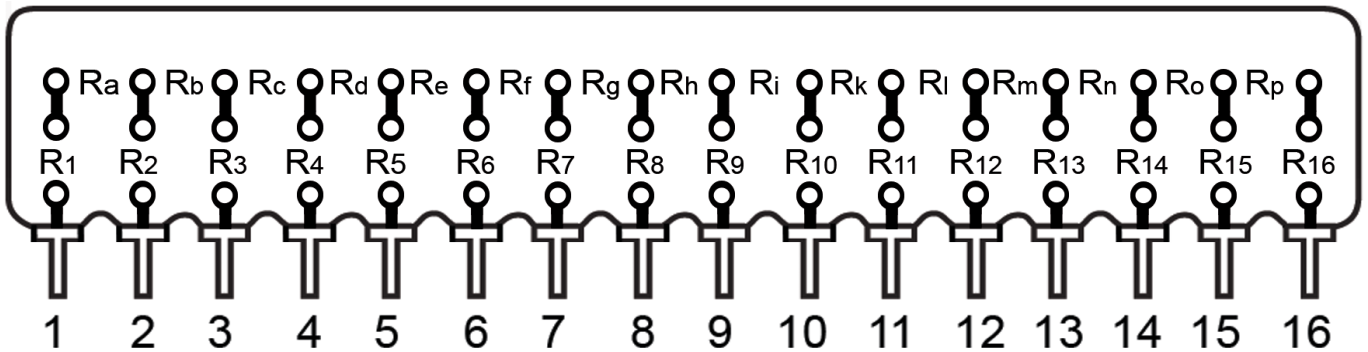


Spezifikation

Widerstandsbereich	1Ω - 500MΩ	
Temperaturkoeffizient	Tracking	ab 5ppm (abhängig vom Widerstandstyp)
Temperaturkoeffizient	Absolut	ab ±5ppm bis 250ppm
Widerstandstoleranz	Ratio	ab 0,1% (abhängig vom Widerstandstyp)
Widerstandstoleranz	Absolut	±0,1% bis 30%
Arbeitsspannung (max.)	100V	
Leistung	0,25 Watt je Element	
Arbeitstemperaturbereich	0 - 70°C	
Isolationswiderstand	10.000 MΩ	

MEGATRON MixNet und MixPac bieten die unikale Möglichkeit zu monolithischen Netzwerken mit einem eingeschränkten Ratio Verhältnis Elemente hinzuzufügen, welche außerhalb dieses Bereiches (100Ω-100kΩ) liegen. Die Anzahl dieser Elemente sollte im Verhältnis zur Gesamtanzahl aller Widerstandselemente aus ökonomischen Gründen so gering wie möglich gehalten werden. Ist eine breite Variation aller Elemente erforderlich, sollte auf die Typen ChipNet und ChipPac zurückgegriffen werden. Außer der Implementierung von „Sonderwerten“ ist es möglich, beispielsweise das Netzwerk mittels rückstellbarer Sicherung abzusichern oder Bauelemente wie Dioden, Spulen oder Kondensatoren hinzuzufügen.

Für Ihre Anfrage nutzen Sie bitte unser Kontaktformular oder kontaktieren Sie unser geschultes Fachpersonal!

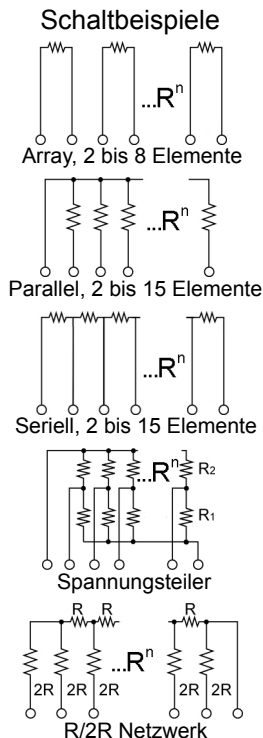


Konfiguration

- Auswahl der typischen Schaltung
- Bestimmung der Anzahl erforderlicher Anschlüsse
- Angabe zu Toleranz, absolut und zu Toleranz Matching (bei „-Pac“ können Widerstandselemente auf Wunsch zu vermessenen Sets für ein besonderes Toleranzverhalten gepaart werden)
- Angabe zu Temperaturkoeffizient, absolut und Tracking
- Festlegung der Einzelwerte (bei „-Pac“ und „Chip“-Varianten sind Unterschiede in Toleranz und Temperaturkoeffizient bezogen auf einzelne Widerstände realisierbar)

Schaltung	Pin Anzahl	TK absolut	TK Tracking	Toleranz absolut	Toleranz ratio

	Funktion o--o/o o	Wert (Ω)	Bemerkung (z. B. 5ppm, 0,01%)
R1			
R2			
R3			
R4			
R5			
R6			
R7			
R8			
R9			
R10			
R11			
R12			
R13			
R14			
R15			
R16			



	Funktion o--o/o o	Wert (Ω)	Bemerkung (z. B. 5ppm, 0,01%)
Ra			
Rb			
Rc			
Rd			
Re			
Rf			
Rg			
Rh			
Ri			
Rk			
RL			
Rm			
Rn			
Ro			
Rp			

R1...R16, Ra...Rp = Position
o--o = leitende Verbindung
o o = keine Verbindung

Beispiel Array: R1= o--o; Ra=10kΩ; R2= o--o; Rb= o o;...
Beispiel Parallel: R1= o--o; Ra=o--o; R2= 10kΩ; Rb= o--o;...
Spannungsteiler: R1= 1kΩ; Ra=o--o; R2= o--o; Rb= o--o; R3= 1kΩ;...

Mit Erhalt dieses Konfigurationsdatenblattes und Ihren Kontaktdaten erstellen wir Ihnen umgehend ein Kostenangebot zu Stückzahlpreisen, Mindestmengen bzw. falls erforderlich Initialkosten sowie Lieferzeiten.